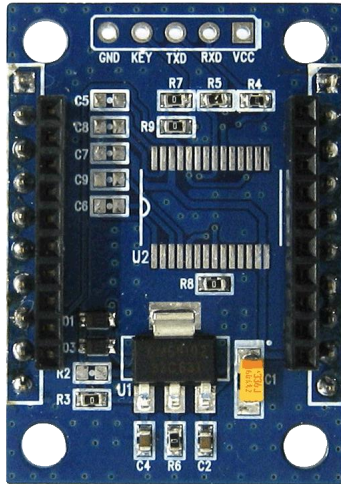


FZ800ED_CON_2.54

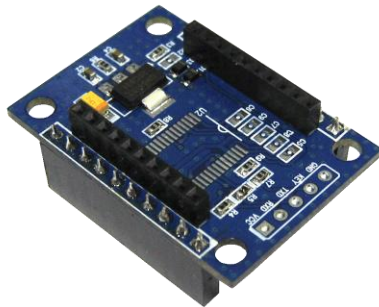
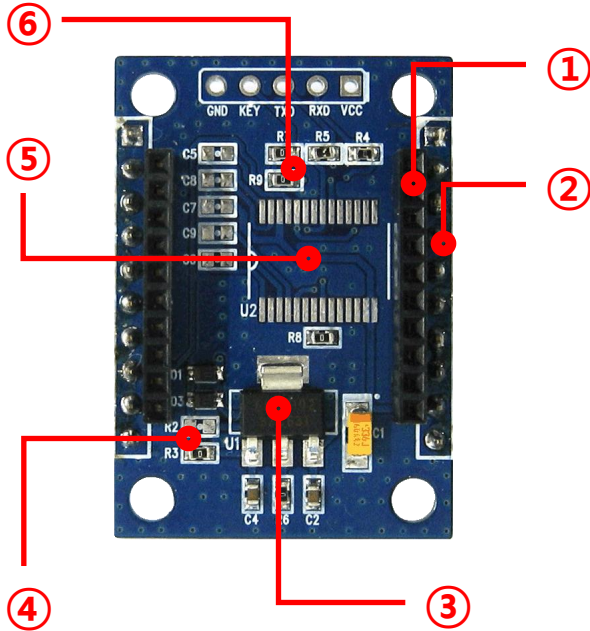
Application Guide

1. FZ800ED_CON_2.54 Board



- FZ800ED_CON_2.54 Board는 코디네이터와 라우터 또는 엔드 디바이스로 설정된 FZ750BS 또는 FZ750BC와 장착되는 보드
- 2.00mm(75mil)핀 간격으로 구성된 FZ750BS 또는 FZ750BC의 핀 간격을 2.54mm(100mil)핀 간격으로 변경하는 보드
- 3.3V 전압으로 운영되는 FZ750BS 또는 FZ750BC의 입력 전압을 레귤레이터 사용하여 5V 입력 전압으로 변경하는 보드 (사용자 작업 사항)
- TTL Level 입출력으로 운영되는 FZ750BS 또는 FZ750BC의 UART 포트를 레벨변환기 사용하여 EIA-232 Level 입출력으로 변경하는 보드 (사용자 작업 사항)

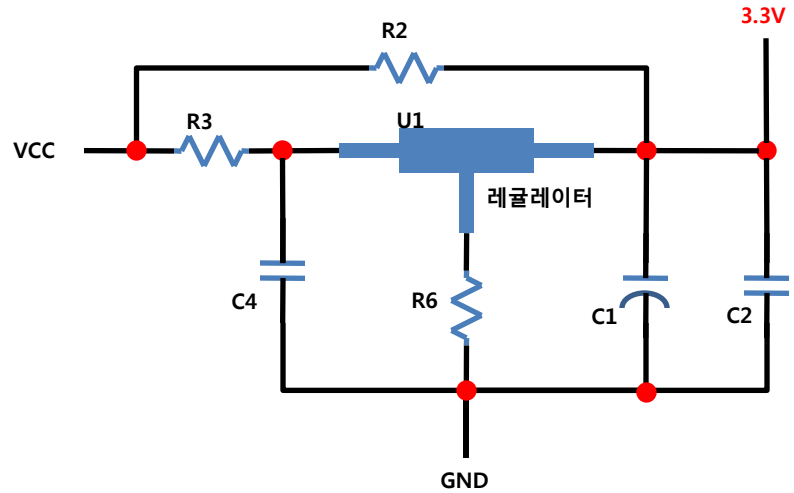
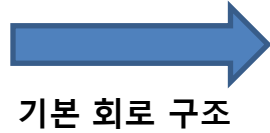
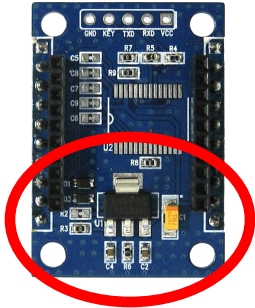
2. FZ800ED_CON_2.54 제품 외형



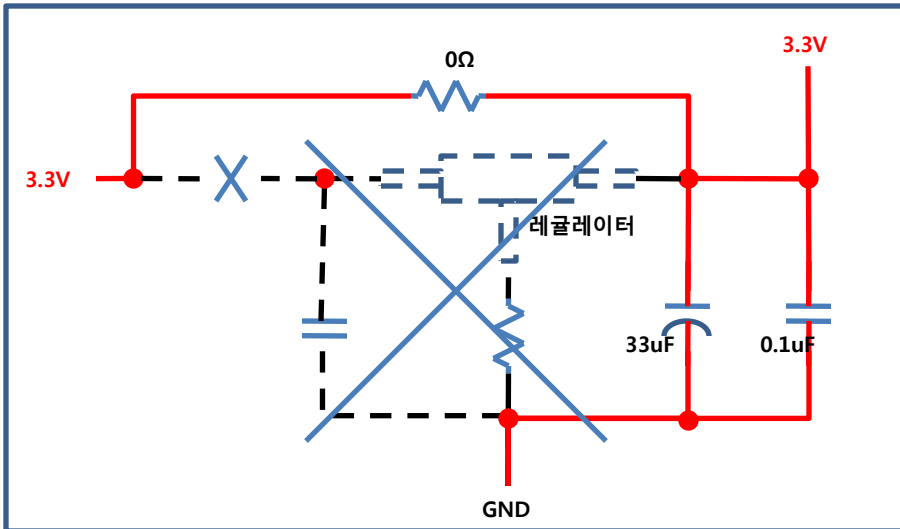
- 지그비 교육용 Sub 보드(변환 전용 보드)
- 2.00mm 핀 간격을 2.54mm 간격으로 변경하는 보드
(사용자 작업 사항)
: 2.00mm 핀 간격 = 75mil 핀 간격
: 2.54mm 핀 간격 = 100mil 핀 간격
- 3.3V 입력 전압을 레귤레이터 사용하여 5V 변경 가능
(사용자 작업 사항)
- TTL Level의 UART 포트를 레벨변환기 사용하여 EIA Level 변경 가능
(사용자 작업 사항)

NO	Description
1	2.00mm(75mil) 핀 간격의 커넥터
2	2.54mm(100mil) 핀 간격의 커넥터
3	5V 입력 3.3V 출력용 레귤레이터 (사용자 작업 사항)
4	레귤레이터 사용/비사용 선택 저항 (사용자 작업 사항)
5	TTL To EIA 레벨변환기 (사용자 작업 사항)
6	TTL Level 사용/비사용 선택 저항 (사용자 작업 사항)

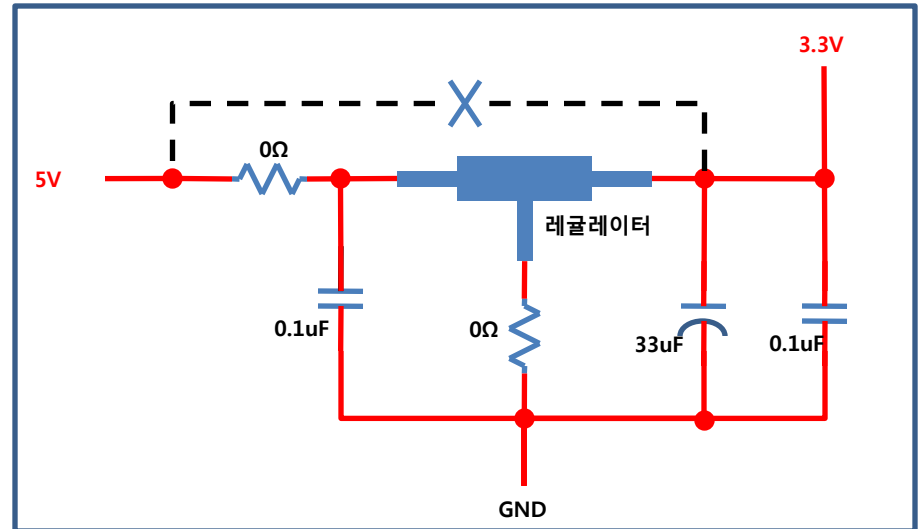
3. FZ800ED_CON_2.54 입력 전압 회로의 구조



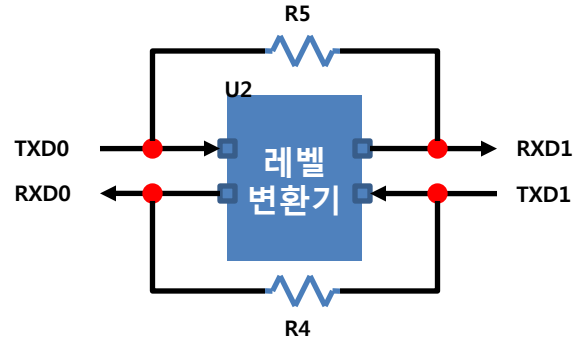
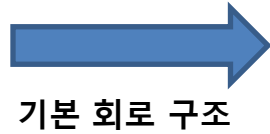
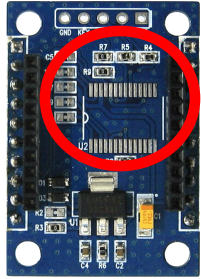
< 3.3V 입력 전압 사용인 경우 >



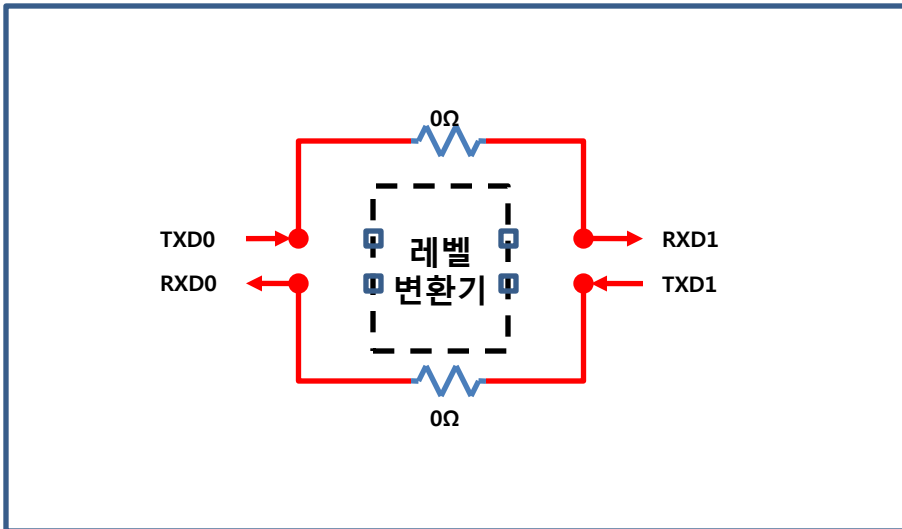
< 5V 입력 전압 사용인 경우 >



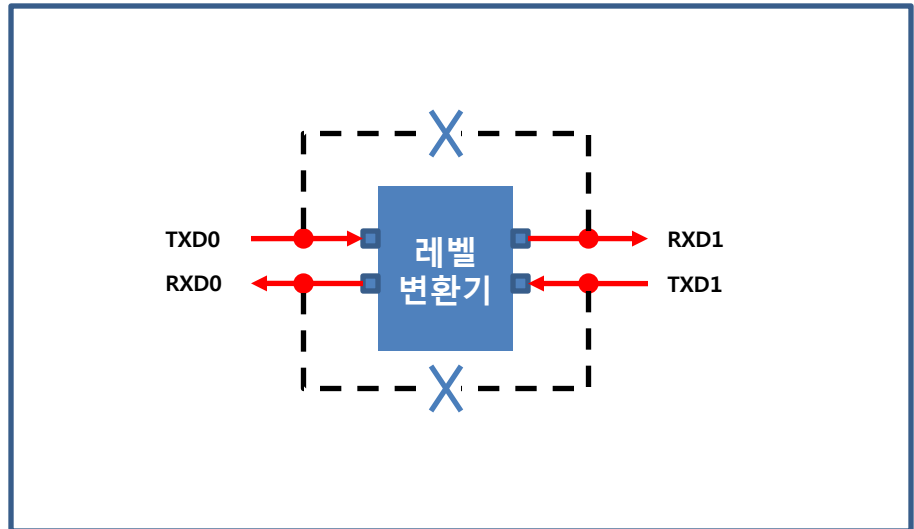
4. FZ800ED_CON_2.54 UART 회로의 구조



< TTL Level UART 사용인 경우 >



< EIA Level UART 사용인 경우 >



Memo